

Feuille1

Condition (r0 par rapport à r1)	x86 (CMP R0, R1)	68k (CMP R1, R0)	GPU/DSP (CMP R1, R0)	AVR (CMP R0, R1)
==	Z ou E	EQ	EQ ou E (code %00010)	EQ
!=	NZ ou NE	NE	NE (code %00001)	NE
< non signé	B ou NAE ou C	CS	CS ou B ou NAE (code %01000)	LO ou CS
<= non signé	BE ou NA	LS	impossible	impossible
>= non signé	AE ou NB ou NC	CC	CC ou AE ou NB (code %00100)	SH ou CC
> non signé	A ou NBE	HI	HI ou A ou NBE (code %00101)	impossible
< signé	L ou NGE	LT	impossible	LT
<= signé	LE ou NG	LE	impossible	impossible
>= signé	GE ou NL	GE	impossible	GE
> signé	G ou NLE	GT	impossible	impossible
MSB = 0	NS	PL	PL (code %10100) (la définition de NS est fausse)	PL
MSB = 1	S	MI	MI (code %11000) (la définition de S est fausse)	MI